

19日本国特許庁(JP)

00 特許出願公開

⑫ 公 開 特 許 公 報 (A) $\overline{\Psi}4-58596$

®Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成4年(1992)2月25日

H 05 K

9/00 1/02 9/00

7128-4E R

N P 8727-4E 7128-4E 7128-4E

> 審査請求 未請求 請求項の数 1 (全7頁)

60発明の名称

電磁シールド方法

②特 願 平2-171022

②出 願 平2(1990)6月28日

②発 明 者 鈴 木

俊 雄

孔三郎

東京都千代田区内幸町1丁目1番6号 日本電信電話株式

会补内

個発 明 者

東京都千代田区内幸町1丁目1番6号 日本電信電話株式

会社内

勿出 顕 人 日本電信電話株式会社

四代 理 人 弁理士 志賀 富士弥 東京都千代田区内幸町1丁月1番6号

明細

1. 発明の名称

慧磁シールド方法

2. 特許請求の範囲

(1) 先ず、プリント配線板のアース部に接続し た導電体により該プリント配線板の電子回路中の 相互に電磁干渉を避ける範囲を区切ることと、

プリント配線板とそれに実装された電子回路部 品全体を後から剥がすことの容易な絶縁性の封止 樹脂或は薄膜シールで覆うこととを、

前記導電体の一部が前記封止樹脂或いは薄膜シ ールから露出するように行い、

次に、前記封止樹脂或いは薄膜シールの上に金 属メッキ或いは導電性塗料を前記導電体に接触可 能にコーティングすることを特徴とする電磁シー ルド方法。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、電子回路から発生する電磁波を外部 に出さないように遮蔽したり、外部からの不要電 磁波が電子回路に侵入するのを防いだり、或は電 子回路相互間の電磁干渉を防いだりするための電 磁シールド方法に関するものである。

[従来の技術]

従来より、様々な無線機器・電子機器の普及に 伴い、これらの電子機器が発生する不要電波が他 の電子機器に障害を起こす事例が数多く発生し、 社会問題にもなっている。このため、

- (1)電子機器の内部に発生する不要電波を外 部に出さないこと、
- (2)外部からの不要電波が機器内部へ侵入す るのを防ぐこと、
- (3)電子機器の内部で発生した不要電波がそ の機器内の他の部分に妨害を与えるのを防ぐこと、 等が必要となる。

従来、上記(1)。(2)については、機器の 電子回路全体を金属ケースで覆ったり、機器の筐 体に導電性プラスチックを用いたり、筐体の内面 に導電性塗料や金属メッキを塗布したりすること で、不要電波の放射・侵入を防いでいた。また、

-511-

(3) については、銅 ト 等の電磁波シールド層を設けたプリント配線板を用いたり、回路毎 に金属ケースを被せたりして回路相互間の電磁干 洗を防止していた。

[発明が解決しようとする課題]

しかしながら、上記従来の技術における電子機器における不要電波の放射・侵入の防止策あるいは回路相互間の電磁干渉の防止策では、以下に列記するような問題点があった。

(ア)導電性プラスチック医体は通常のプラスチック医体より高価となる。

(イ) 導電性塗料を筐体に塗布する場合は、電磁シールド効果及び耐久性に難点がある。

(ウ) 導電性プラスチック筐体も導電性塑料も 機器全体をシールドするのは難しい。

(主)電磁シールド層を設けたプリント配線板を用いても、プリント配線板に電子回路部品を実装した後の電子回路間の電磁干渉を防げない。

(オ)電子回路間の電磁干渉を防ぐために回路 毎に金属ケースを被せると、回路全体が大きく重

[課題を解決するための手段]

上記の目的を達成するための本発明の電磁シールド方法の構成は、

先ず、プリント配線板のアース部に接続した導 電体により該プリント配線板の電子回路中の相互 に電磁干渉を避ける範囲を区切ることと、

ブリント配線板とそれに実装された電子回路部 品全体を後から剥がすことの容易な絶縁性の針止 樹脂或は薄膜シールで覆うこととを、

前記導電体の一部が前記封止樹脂或いは薄膜シールから露出するように行い、

次に、前記封止樹脂或いは薄膜シールの上に金属メッキ或いは導電性塗料を前記導電体に接触可能にコーティングすることを特徴とする。

[作用]

本発明は、封止樹脂或いは薄膜シールによりプリント配線基板の配線や電子回路部品と金属メッキ或いは導電性塗料との絶級を図り、導電体によりプリント配線板のアース部と金属メッキ或いは導電性塗料とを短絡することによって、ブリント

くなる。等である。

ところで、近年、ワードプロセッサ、パーソナルコンピューク等のOA機器や、携帯電話等の移動通信端末に見られるように、電子機器のパーソナル化が顕著であり、機器の小型・軽量化が水水 られている。その一方で、従来の電磁シールド技術では、上記(ア)~(オ)で述べたように経済性、耐久性、信頼性、電子機器の小型・軽量化の面で不十分な点が多いため、その要求に十分には対応できなかった。

本発明はこのような背景の下になされたもので、従来の方法により電磁シールド効果が高くもでき、電子回路相互間の電磁干渉を持たさせたり個々の電子の関係に対したので、電磁シールドを施した回路で、なおかの電磁シールドを施した回路では、ないで、電磁シールドを提供することを目的とする。

配線板とそれに実装された電子回路部品全体に電磁シールド効果を持たせると同時に、導電体と金属メッキまたは導電性塗料で区切られた電子回路プロック相互間の電磁干渉を防ぐ。また、シールド部材を、金属メッキや導電性塗料による膜とすることにより軽量とし、かつ絶線部材に容易に対がせる封止樹脂や薄膜シールを使用することにより、後の電子回路部品の交換等を容易にする。

[実施例]

以下、本発明の実施例を図面に基づいて詳細に 説明する。

(1) 第1の実施例

第1図A. B. C. Dは本発明の第1の実施例を示す図であり、Aはブリント配線板1とそれに実装した電子回路部品2を上から見た図、Bはその断面図、Cはブリント配線板1上の電子回路プロックを仕切る導電体3の配置を示す斜視図、Dは封止樹脂(または薄膜シール)4と金属ノッキまたは導電性塗料5による電磁シールド構造を示す断面図である。

この第1の実施例に る電磁シールド方法で は、先ず第1図C、 Dに示すように、プリント配 線板1に実装された電子回路部品2で構成される 電子回路を、ブリント配線板1上等に形成したで ース用ブリント配線回路6(第1図B、Dに図示) とその上に立てた柱状、垣根状、壁状等の仕切用 導電体3で電子回路のブロック7毎に区切る。こ のプロックでは、相互に電磁干渉を避ける範囲を 示し、例えば無線機器の例では送信部、受信部、 制御部等を単位とする。次に、第1図りに示すよ うに、プリント配線板1と電子回路部品2の全体 をエポキシ樹脂等の絶縁性の封止樹脂(または薄 膜シール)4でコーティングする。この際、電子 回路をブロック毎に区切っている仕切用導電体3 の頭は封止樹脂4から露出しておく。最後に、封 止樹脂4の上に飼・ニッケル等の金属メッキを施 すか、導電性塗料5を塗布する。この時、封止樹 脂4の表面から突き出ている導電体3の頭も一体 となるようにメッキを施すか又は導電性塗料5を **塗布する。なお、回路をブロック7毎に区切る導**

板! とそれに実装した電子回路部品 2 全体が電磁シールドされると同時に、電子回路をブロック 毎に電磁シールドしたことになり、プロック間の電子回路間の電磁的相互干渉を防止することができる。

(2) 第2の実施例

封止樹脂は一般に接着性が強いため、プリント 配線板で超子の路部品に対止樹脂を子びずりとは でなるとははなります。 のではなりますが、 のではなりますが、 のではなりますが、 のではなりないが、 のではなりないが、 のではなりないが、 のではながから期半でもでもできまり、 のではながないますができません。 がいずののでは、 のでは、 のでは、 のでは、 のではながないますができません。 のではながないますができません。 のでものではながない。 がはながないますができません。 のでものでは、 のでは、 のでは、 のでは、 のでは、 のでは、 のでものでは、 のでものでは、 のでものでは、 のでは、 のでは、 のでは、 のでは、 のでは、 のでは、 のでものでは、 のでものでは、 のでは、 のでものでは、 のでは、 電体 3 は、電子回路を樹脂等で封止した後、封止 樹脂(または薄膜シール) 4 の上からプリント配 線板 1 上のアース用プリント配線回路 6 に差し込 んでも良い。

以上の第1の実施例の電磁シールド方法におい て、プリント配線板1と電子回路部品2を樹脂封 止した上に金属メッキや導電性塗料5を乗せるの は、ブリント配線板1と電子回路部品2に直接金 属メッキや導電性塗料5を乗せると、ブリント配 線板1上の信号線用プリント配線回路8(第1図 B、D図示)や電子回路部品2から出ている配線 間がショートされるので、それを防止するためで ある。封止樹脂あるいは薄膜シール4等の表面と その表面から突き出されている導電体3の頭とが 一体となるように施された金属メッキまたは途布 された導電性塗料5は、プリント配線板1のアー ス用プリント配線回路6と、電子回路部品2のブ ロック毎に区切っている導電体3とを電気的に短 格し、電子回路部品2をブロック毎に導体で獲っ た状態にする。この状態によって、ブリント配線

た後でもブリント配線板や電子回路部品から簡単 に剥がせて且つ金属メッキを乗せたり導電性塗料 を塗布できる樹脂が得られない場合の対策を示し ている。

第2図は、本発明の第2の実施例を示す断面図である。図において、1はプリント配線板、2は電子回路部品、3は仕切用導電体、6はアース用ブリント配線回路であり、第1の実施例と同様のものである。本実施例では、封止樹脂等の層を2層構造とする。

封止樹脂を使用して電磁シールドを行う方法では、プリント配線板1と電子回路部品2に直接コーティングする第1層目の封止樹脂4点に後から筋単に剥がせる樹脂を用い、その上にコーティングする第2層目の樹脂4bとして、金属メッキや導電性塗料5を乗せることのできる樹脂を用い、これらを仕切用導電体3の頭を露出させてコーティングし、最後にその上に金属メッキ又は導電性塗料5を乗せる。

封止樹脂の代わりに薄膜シールを用いる方法で

-513-

→静開平 4-58596 (4)

以上により、第2層目樹脂4bの作用で金属メッキや絶縁塗料が乗りやすくなり、かつ第1層目 樹脂4aの作用で電磁シールドを施した後でも、 ブリント配線板1や電子回路部品から簡単に剥が して部品交換等を行うことができる。

(3) 第3の実施例

プリント配線板には通常、周波数発振回路やト

し、さらに金属メッキや導電性塗料を乗せて電磁シールドを施す。この電磁シールドが完了した後、 筒状のカバー10の上部を封止樹脂(薄膜シール) 4とともにカットして取り除く。

本実施例において、第2の実施例の方法でプリットを を記録板1と電子回路部品2に電磁シールドを 施す場合には、電磁シールの外部部品2a(年間のあるでは、第1回路のあるでは、第1回路のあるが、第2回路の対し、第1回路の対し、第1回路の対し、第1回路の対し、第1回路の対し、第1回路の対し、第1回路の対し、第1回路がある。

以上の方法により、予めカバー9をかぶせた回路部品2aは、上部の電磁シールド部分に穴が形成され、電磁シールドの外部からその回路部品2

リマコンデンサのように実装後に調整を必要とする部品や、外部との接続のためのコネクタ、メモリ回路部品等必要に応じ後から差し代える部品等が実装されている。この第3の実施例では、電磁シールドを施した後にも、回路部品の上部の路磁シールド部分に穴が空いていて、外部から回路部品に接触できたり部品を差し代えたり出来る電磁シールド方法を示す。

第3図は、本発明の上記第3の実施例を示す断面図である。図において、1はブリント配線板、2は電子回路部品、4は封止樹脂(または薄膜シール)、5は金属メッキまたは導電性塗料であり、第1の実施例と同様のものである。

本実施例において、ブリント配線板1と電子回路部品2に第1の実施例の方法で電磁シールドを施す場合、電磁シールドの外部から接触できるようにする必要のある電子回路部品2 a にはは、予めプラスチック等で作った筒状のカバー9をかがせておく。その後で、ブリンド配線板1と電子回路部品2、2 a を筒状のカバー9 も含めて樹脂針止

aに接触したり部品を差し代えたりすることができる。

(4)第4の実施例

第2の実施例で述べたように、薄膜シート等の 薄膜シールを用いる電磁シールド方法では、プリ ント配線板や電子回路部品との密着性を保つため にも薄膜シートの上からの樹脂封止を必要として いるが、本実施例では、もっと簡易な電磁シール ド方法を示す。

プリント配線板と電子回路部品を封止するがあると収縮したたまで加えると収縮シートを加えると収縮シートを用いて、熱を加えると収縮シートを用いて、熱を加えると収縮シートを開放と電子の発表を開発した。から、から、から、から、から、から、から、ないのでは、では、ないのではないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのではないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのでは、ないのではないで

特別平 4-58596 (6)

品と熱収縮薄膜シート 参替性を高めるために 必要ならば、熱収縮薄膜シートを袋状にしてブリント配線板と電子回路部品を納め、真空封止して から加熱しても良い。

なお、電磁シールドの外部から接触できるようにする必要のある回路部品がある場合は、第3の実施例と同様に、それらの回路部品に筒状のカバーを被せてからプリント配線板と電子回路部品を 無収縮薄膜シートで優い、加熱・冷却・金属メッキ又は導電性塗料塗布を終えてから筒状のカバーの上部を除去する。

(5)第5の実施例

本実施例は、第4の実施例において、ブリント配線板と電子回路部品を熱収縮薄膜シートで覆う際、ブリント配線板および電子回路部品と熱収縮薄膜シートとの密着性が思わしくない場合の対策例を示している。

第4図は、本発明の上記第5の実施例を示す断面図である。図において、1はブリント配線板、 2は電子回路部品、3は仕切用導電体、5は金属

た電子回路部品全体を、後から剥がすことの容易 な絶縁性の封止樹脂或いは薄膜シールで覆い、そ の上に金属メッキ或いは導電性塗料をユーティン グすること、プリント配線基板のアース部と薄膜 シール上の金属メッキ或いは導電性塗料とを短絡 する導電体で電子回路の各ブロックを区切ること とにより、プリント配線板とそれに実装された電 子回路部品全体に電磁シールド効果を持たせると 同時に電子回路相互間の電磁干渉を防ぐことの出 来る電磁シールド方法であり、従来の方法より電 磁シールド効果が高く、電子回路相互間の電磁干 渉を防ぐこともでき、諡子機器の筐体にシールド 効果を持たせたり個々の電子回路ブロックを重い 金属ケースで覆ったりする場合に較べて、電磁シ ールド部分がはるかに軽く、電磁シールド方法も 簡易で、なおかつ電磁シールドを施した後でもブ リント配線板に実装した回路部品の交換が容易で あるという利点がある。

4. 図面の簡単な説明

第1図A, B, C, Dは本発明の一実施例を示

メッキまたは導電性 は、6はアース用ブリント配線回路であり、第1の実施例では、第4の実施例では、第4の実施例では、第4の実施のものである。本実施例では、第4の実施のででで、からででは、最も背の高さに合わせて、最も背の高さに合わせて、ガリント配線板を空路では、第4の実施のをできる。その後の処置は、第4の実施例と同様に行う。

なお、本発明は上記各実施例に限定されることなく、その主旨に沿って種々に応用され、種々の 実施態機を取り得ることは当然である。

[発明の効果]

以上の説明で明らかなように、本発明の電磁シ ールド方法は、プリント配線板とそれに実装され

す図、第2図は本発明の第2の実施例を示す断面図、第3図は本発明の第3の実施例を示す断面図、第4図は本発明の第5の実施例を示す断面図である。

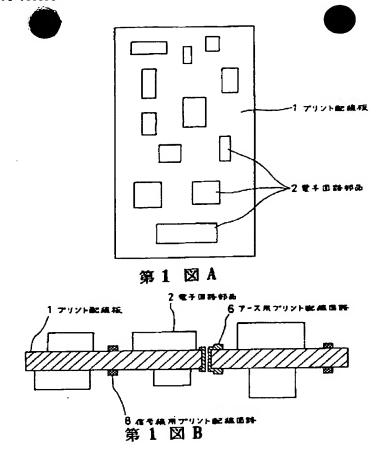
1 … ブリント配線板、2 … 電子回路部品、3 … 仕切用導電体、4 … 封止樹脂(薄膜シール,薄膜シート)、4 a … 第1 層目樹脂(薄膜シート)、 4 b … 第2 層目樹脂、5 … 金属メッキまたは導電 性塗料、6 … アース用ブリント配線回路。

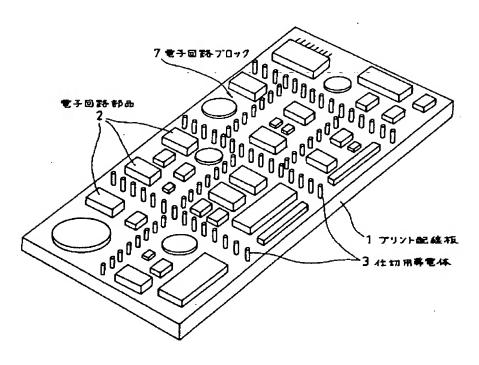
代理人 志賀富士



-515-

BEST AVAILABLE COPY

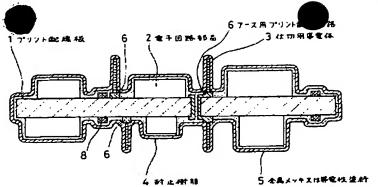




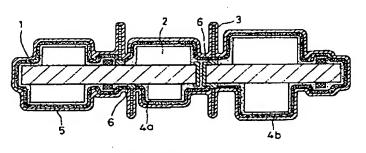
第1 図 C

-516-

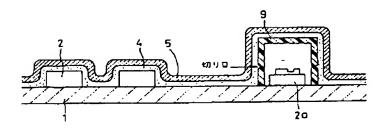
BEST AVAILABLE COPY



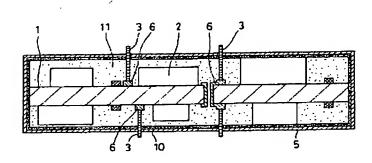
第1 図D



第2 図



第3図



第4 図

-517-